1. 一般仕様

サポート規格	LANインタフェース	10/100BASE-TX		
7 1 7 7 7 7 7 7 7 7 7 7 7 7 7 7 7 7 7 7	光インタフェース		-type of Fiber transceiver)	
取得承認	EMI規格	CE, FCC part 15		
	安全規格	UL		
メイン部品	MACコントローラ	IC+ IP113A		
	トランシーバ	100BASE-FX; Mu	lti-mode; SC	
4000 ACE TV/94				
100BASE-TX側 インタフェース	コネクタタイプ	RJ-45(8芯)		
インダンエース	<u>コネクタタイク</u> ポート数	1ポート		
	ガート数 規格	1が一ト 100BASE-TX/10BASE-T オートネゴシエーションAUTO NEGOTIATION		
	从 位	Full Duplex/Half Duplex オートネゴシエーション AUTO NEGOTIATION		
	 MDI/MDI-X切換	AUTO	T Duplex 7 — FA J D X — D J AUTO NEGOTIATION	
	MDI/MDI X9JX	AOTO		
100BASE-FX側				
インタフェース	コネクタタイプ	2芯SCコネクタ		
	ケーブルタイプ	マルチモード		
-	ポート数	1ポート		
光デバイス	コア径	50/125µm またに	‡ 62.5/125µm	
	波長(TX/RX)	1310nm		
	最低出力	-19dBm		
	最大出力	-14dBm		
	受信感度	-32dBm		
	許容範囲	-14~-32dBM		
パフォーマンス		Switch		
	スイッチング方式	Store-and-Forwa	ard	
			pps for 10/100Mbps	
	フローコントロール	Full Duplex時	Enable	
		Half Duplex時	Enable	
	バッファ容量	· ·	128 kbyte	
	スループット	100M ⇔ 100M	148810	
	X/V	10M ⇔ 10M	14881	
	 スイッチング遅延	100M ⇔ 100M	3.7us	
	,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,	10M ⇔ 10M	37uS	
	内部バス速度	200M		
	MACアドレス	エントリ数	1K	
		ENTRY		
		保留時間	300sec	
. =0	ラウンドトリップディレイ	S&F 9.2uS	D. DUID . I C DOWED	
LED	PWR×1	点灯	Power on PWR stands for POWER	
	400(111) 4	<u>消灯</u>	Power off	
	100(Mbps)×1		Connection at the speed of 100Mbps	
	LNIV / ACT. 4 (TV)	消灯	Connection at the speed of 10Mbps	
	LNK/ACT×1(TX)	点灯	A valid network connection established LNK stand for LINK	
		 消灯	Neither valid network connection established nor	
		用別	transmitting /receiving data	
		 点滅	Transmitting or receiving data ACT stands for	
		AN 1179	ACTIVITY	
	LNK/ACTx1(OPT)	点灯	A valid network connection established LNK stand	
			for LINK	
		消灯	Neither valid network connection established nor	
		L v P	transmitting /receiving data	
		点滅	Transmitting or receiving data ACT stands for ACTIVITY	
	FDX/COL×1(TX)	点灯	Connection in full duplex mode FDX stands for	
	I DAY COLTT(TA)	VIIV V-1		

		消灯	Connection in half-duplex mode	
		 点滅	Collision occurred COL stands for COLLISION	
	FDX/COL×1	点灯	Connection in full duplex mode FDX stands for FULL-DUPLEX	
		消灯	Connection in half-duplex mode	
		点滅	Collision occurred COL stands for COLLISION	
MTBF		時間 (25□)		
		Main Unit:1,3	361,712 Hrs	
		AC Adapter:1	AC Adapter:100,000Hrs	
難燃性	筐体(ケース)	Alumina		
	PCB基板	94V-0		
材質	筐体(ケース)	メタル metal	alumina	
	PCB基板	FR4		
電源部	本体	定格入力電圧	12VDC	
		最大消費電流	t 0.16A	
		最大消費電力	J 1.92W MAX	
	ACアダプタ	安全規格	PSE MARK	
		メーカ名	UMEC	
		型式/型番	UP0101G-12PA	
		定格入力電圧	AC100V~AC240V	
		定格入力電流	t MAX 0.4A	
		定格出力電圧	DC+12V	
		定格出力電流	MAX 0.8A	
		コンデンサ寿ῖ	命 時間 (25□) 362038HR	
		condenser		
環境条件	動作時	温度 0~500/	/湿度10%~90%(結露なきこと)	
	保管時	温度-25~70□	/湿度10%~90%(結露なきこと	
本体寸法		80.3mm(W)>	80.3mm(W)×109.2(D)×23.8mm (H) mm 本体のみ(突起部を含まず)	
本体質量		0.15Kg 本体の	のみ	

2. パッケージ内容

同梱物	AC Adapter*1PCS RUBBER PAD*4PCS
パッケージ寸法	W240.0XD185.0XH63.0(mm) +/-3.0(mm)
パッケージ質量	470g

3. DIPスイッチ仕様

5.1. DIPスイッチ設定

DIP switch NO	Down(Default Setting)	Up	
1	Enable LFPT	Disable LFPT	
2	Enable auto negotiation for TX port	Enable forced mode for TX port	
3	TX port forced to 100Mbps	TX port forced to 10 Mbps	
4	TX port forced to full duplex mode	TX port forced to half duplex mode	
5	FX port forced to full duplex mode	FX port forced to half duplex mode	
6			

ハードウェアバージョン(HARD WARE VERSION)

バージョン VERSION	A2a	

4. ブロック回路図

POWER DC JACK USB JACK SI8033 IN:4~20V OUT:3.3V FX CHIP SET IP113A LED

6. PCBA構成図

